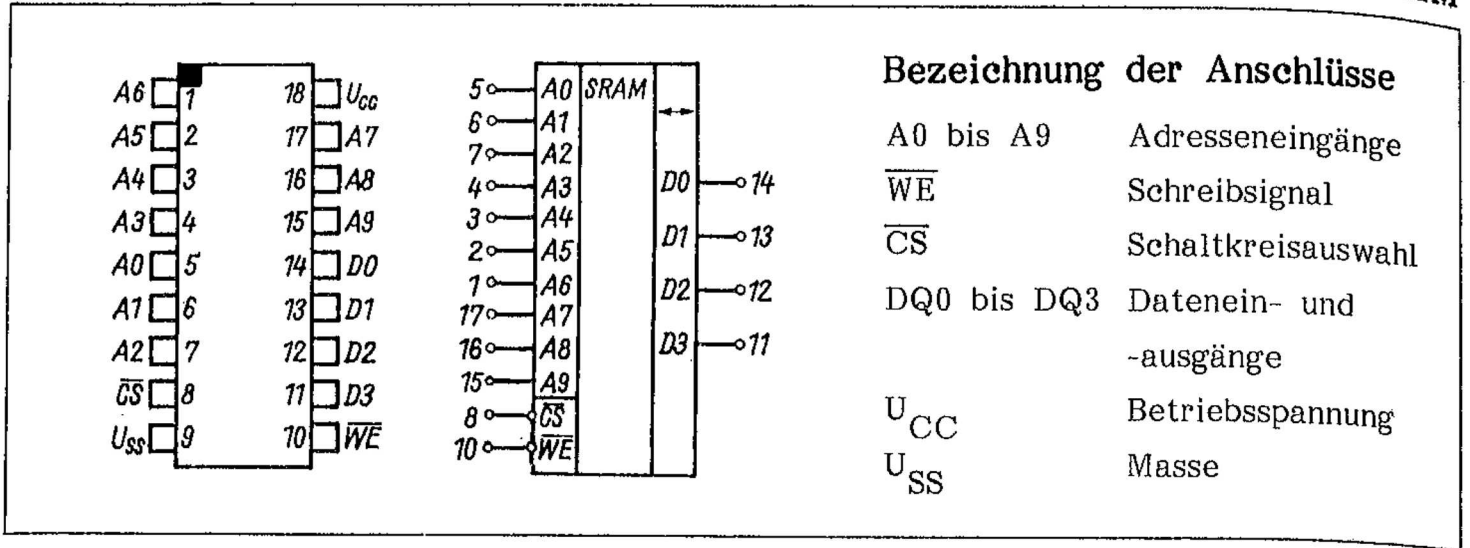


US 224 D/VL 224 D/ UL 224 D

Statischer (1 k x 4) Bit CMOS RAM



Eigenschaften Anschlußbelegung und Schaltzeichen Typstandard: TGL 42233
 - CMOS-Technologie, Bauform: DIP-18, Plast (Bild 6)

- Adressenzwischenspeicherung,
- Tristate-Ausgänge.
- Der Übersichtsschaltplan besteht aus folgenden Teilschaltungen:
 - * Speichermatrix mit 64 Zeilen und 64 Spalten,
 - * Adreßingangsschaltung (Adreßlatch) für 10 Adressen,
 - * Spaltendekoder mit 4 Schreib-Lese-Verstärkern,
 - * Zeilendekoder,
 - * 4 bidirektionale Datenein-/-ausgänge, Taktsteuerung.

Ausgewählte Kennwerte

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Betriebsspannung	U_{CC}		4,75		5,25	V
Schlafspannung	U_{CCS}		2			V
Betriebstemperatur	T_a	US 224 D 20; UL 224 D 30	0		70	°C
		VL 224 D 20	-25		85	°C
\overline{CS} -Zugriffszeit	t_{CLDV}	US 224 D 20; VL 224 D 20			200	ns
		UL 224 D 30			300	ns
Stromaufnahme	I_{CC}	US 224 D 20; VL 224 D 20			3	mA
		UL 224 D 30			6	mA
Schlafstromaufnahme	I_{CCR}	US 224 D 20			5	μA
		VL 224 D 20; UL 224 D 30			50	μA

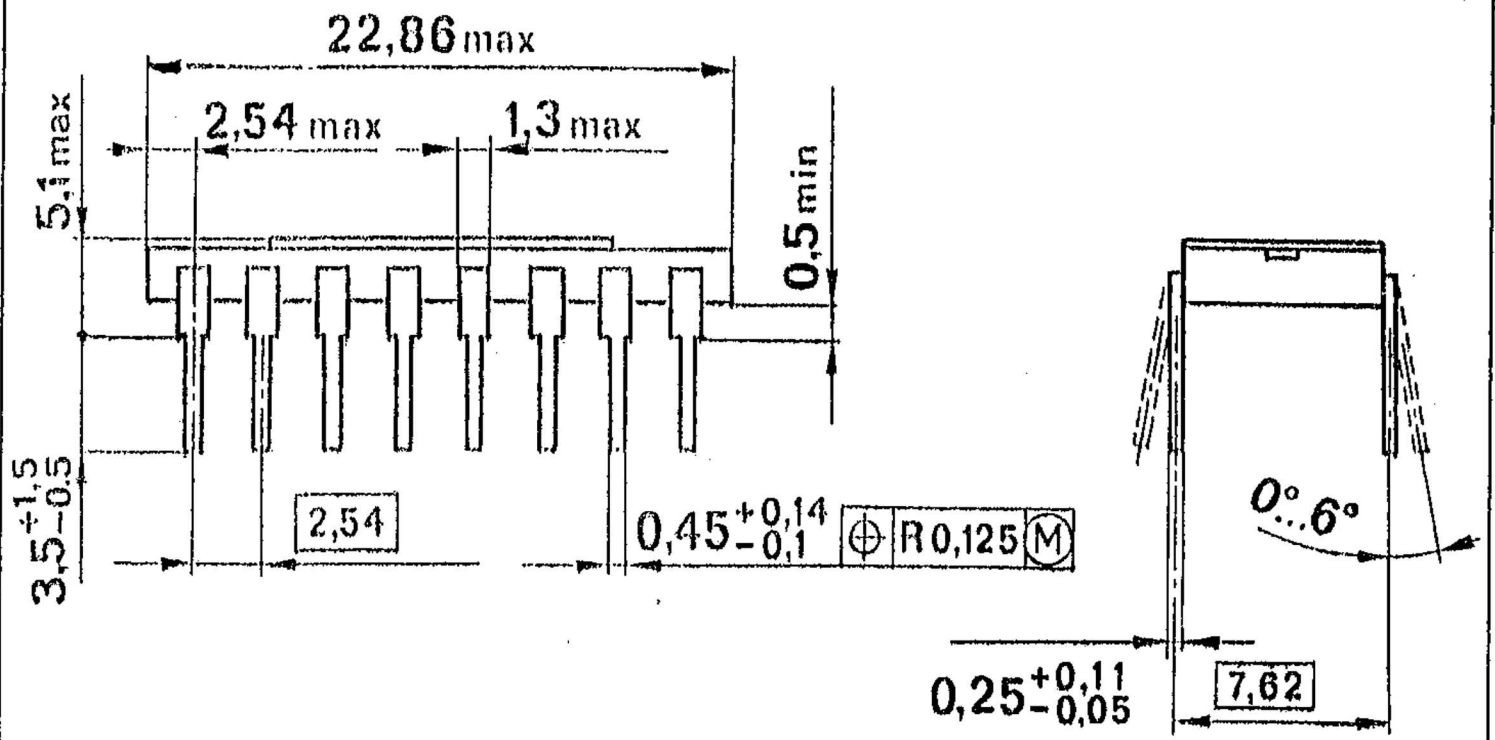


Bild 5 (DIP-16, Keramik)

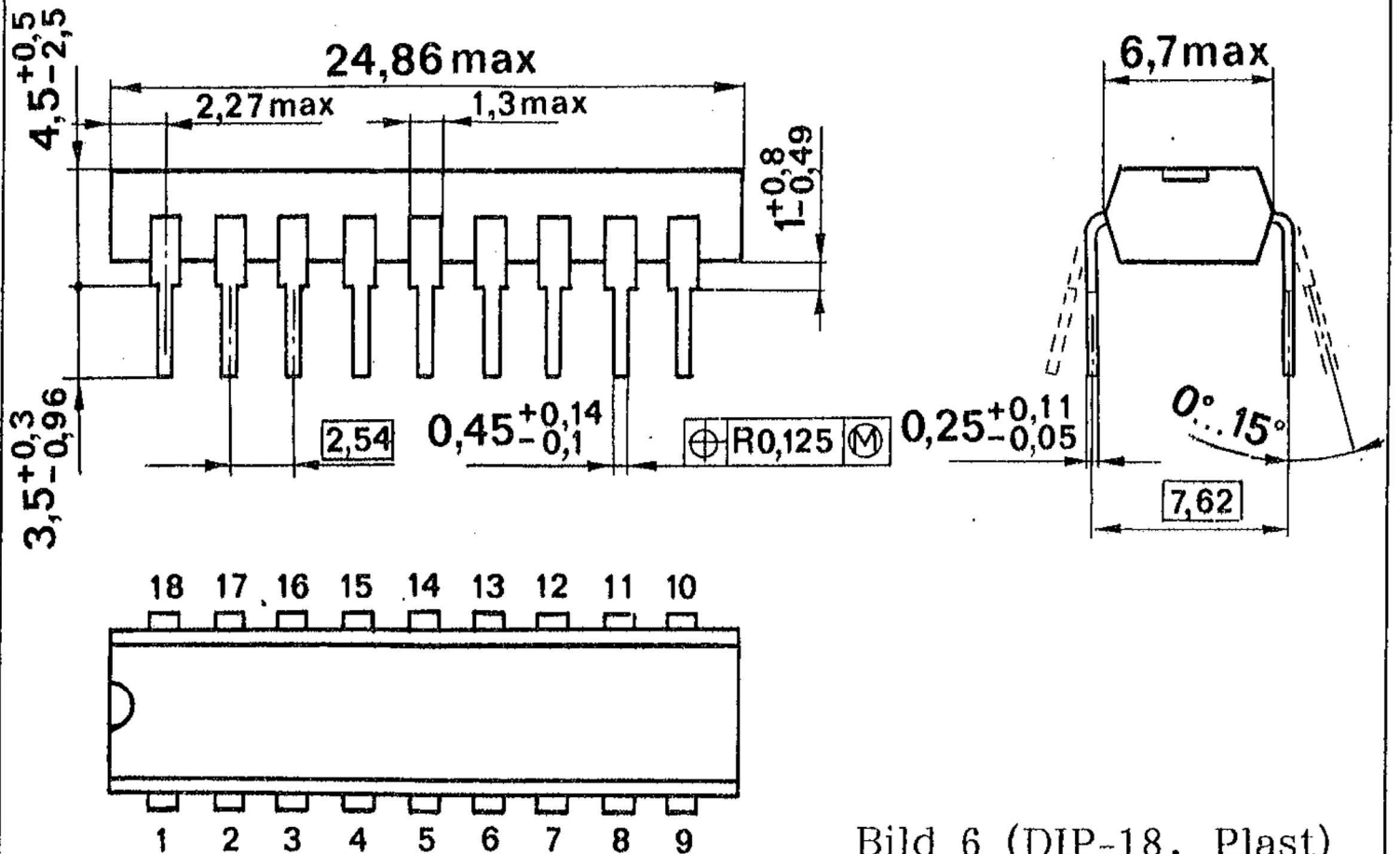


Bild 6 (DIP-18, Plast)