

U 880 8 Bit Mikroprozessorsystem

Das Mikroprozessorsystem U 880 umfaßt ein komplettes Sortiment an Mikrorechnerbausteinen, welches so konzipiert ist, daß komplette Mikrorechnersysteme mit minimaler Bausteinanzahl realisierbar sind. Als Speicherbauelemente sind sämtliche Standardbauelemente verwendbar. Alle Bausteine des Systems benötigen nur eine einzige 5 V Stromversorgung und einen Einphasentakt.

Das 8 Bit Mikroprozessorsystem U 880 in NMOS-Technologie ist pin- und funktionskompatibel zum U 84 C 00-System in CMOS-Technologie.

Taktfrequenz	2,5 MHz		4 MHz	Bauform	Typstandard
Temperaturbereich	0 bis 70 °C	-25 bis 85 °C	0 bis 70 °C		
Funktion					
CPU-Zentrale Verarbeitungseinheit	UB 880 D	VB 880 D	UA 880 D	DIP-40, Plast (Bild 14)	TGL 26176
PIO-Schaltkreis für parallele Ein-/Ausgabe	UB 855 D	VB 855 D	UA 855 D	DIP-40, Plast (Bild 14)	TGL 35837
SIO-Schaltkreis für serielle Ein-/Ausgabe	UB 856 D	VB 856 D	UA 856 D	DIP-40, Plast (Bild 14)	TGL 37001
DART-Asynchroner serieller Ein-/Ausgabeschaltkreis	UB 8563 D	VB 8563 D	UA 8563 D	DIP-40, Plast (Bild 14)	TGL 37029
CTC-Schaltkreis für Zähler- und Zeitgeberfunktion	UB 857 D	VB 857 D	UA 857 D	DIP-28, Plast (Bild 12)	TGL 37002
DMA-programmierbarer Peripherieschaltkreis für direkten Speicherzugriff	UB 858 D		UA 858 D	DIP-40, Plast (Bild 14)	TGL 37003

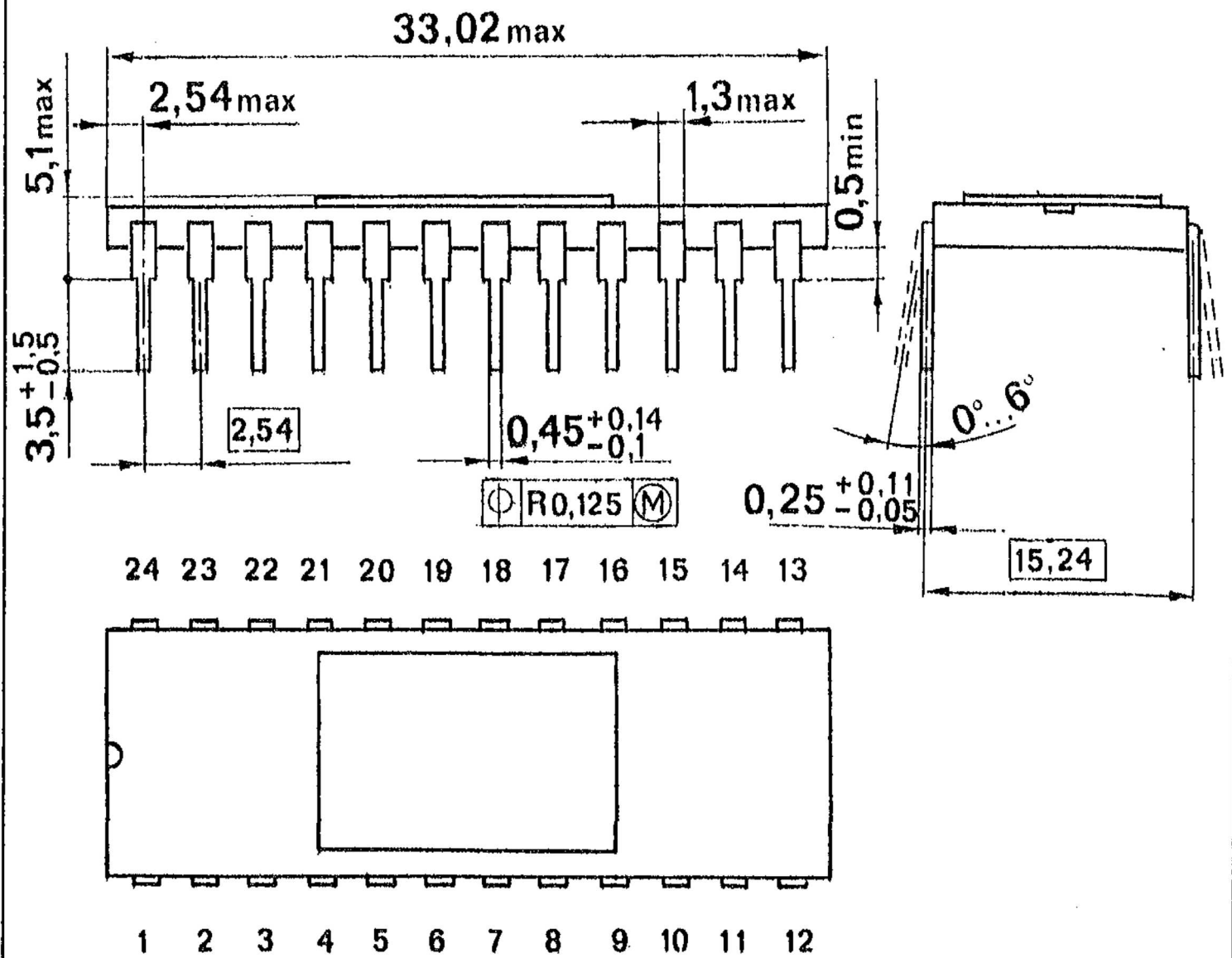


Bild 11 (DIP-24, Keramik)

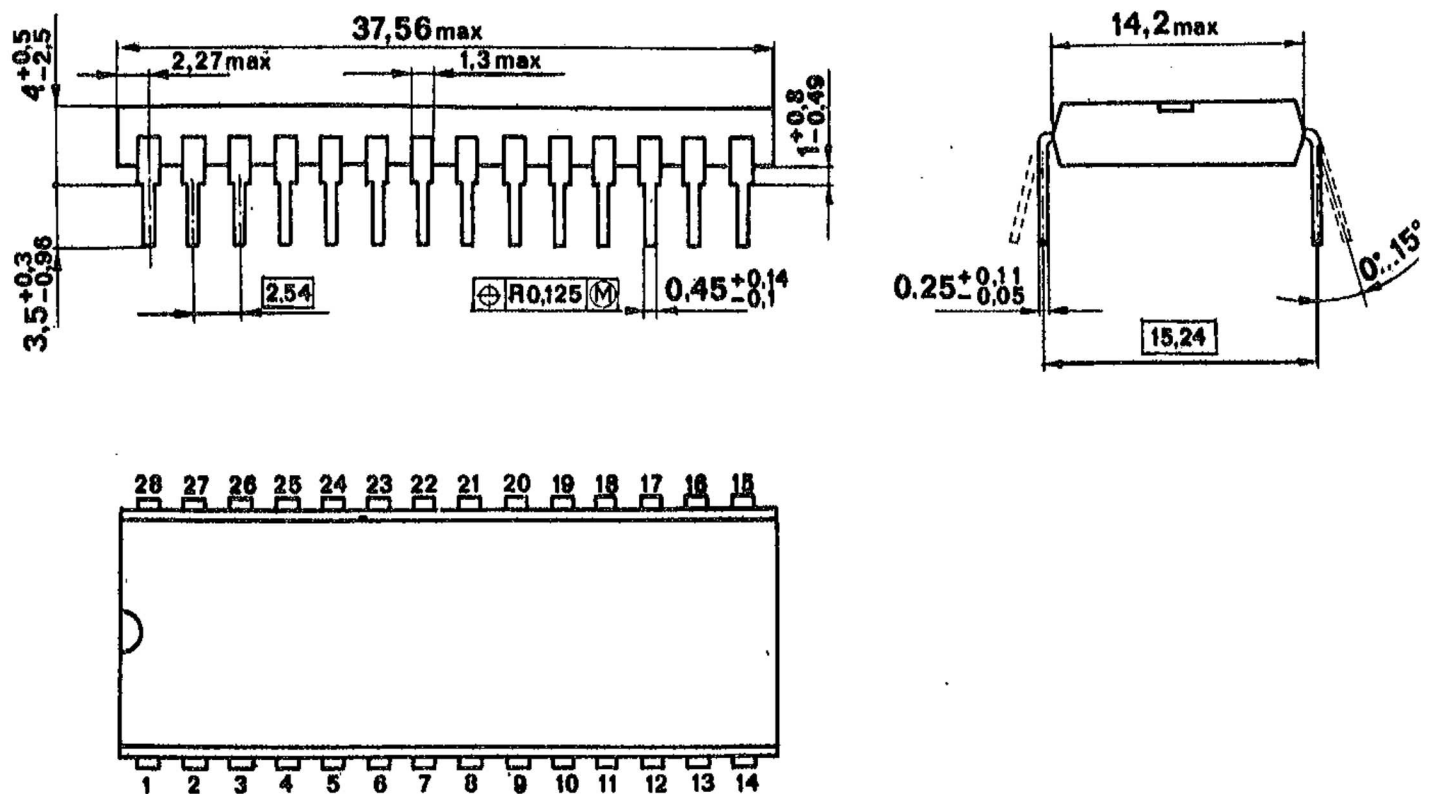


Bild 12 (DIP-28, Plast)

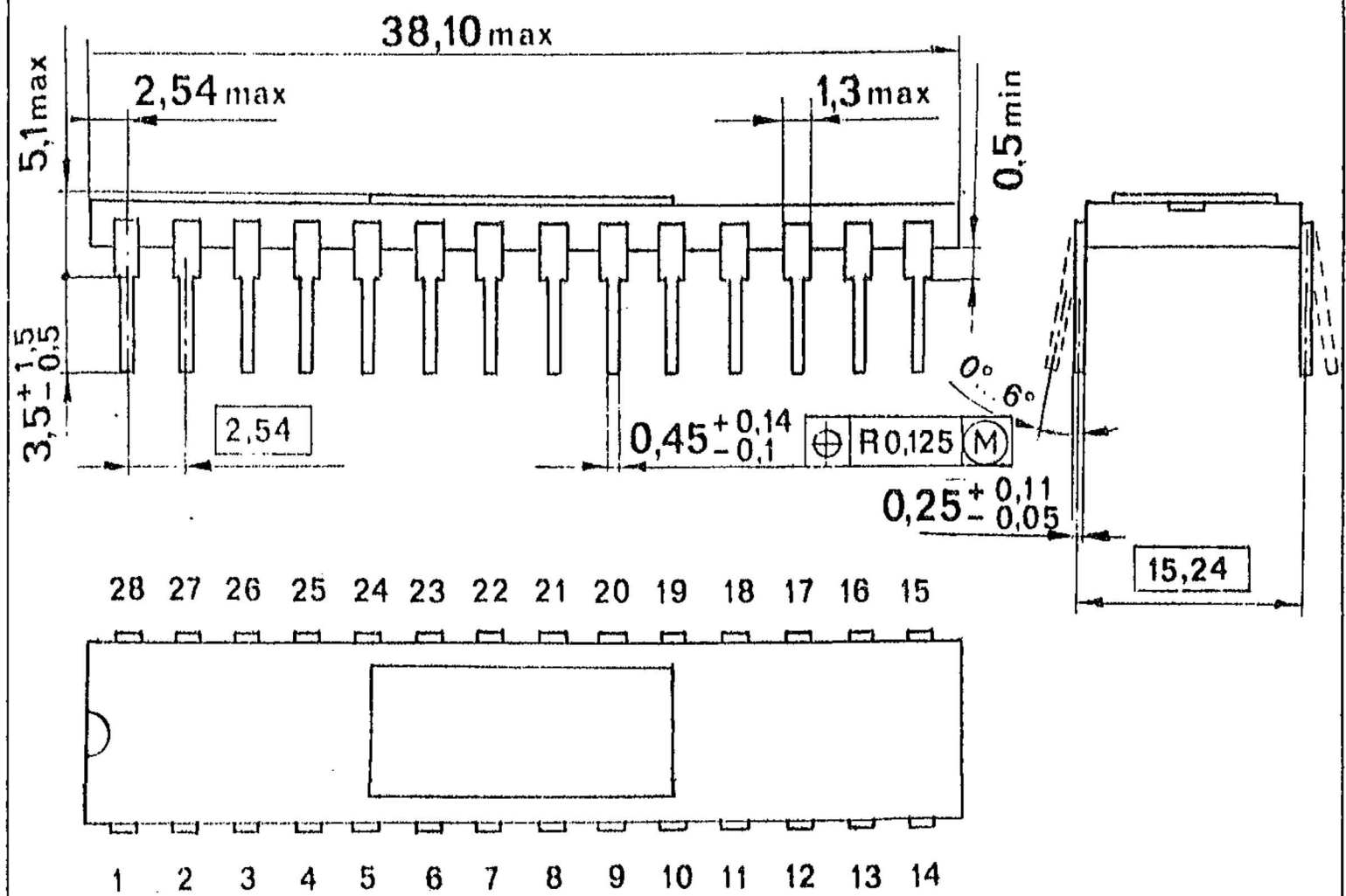


Bild 13 (DIP-28, Keramik)

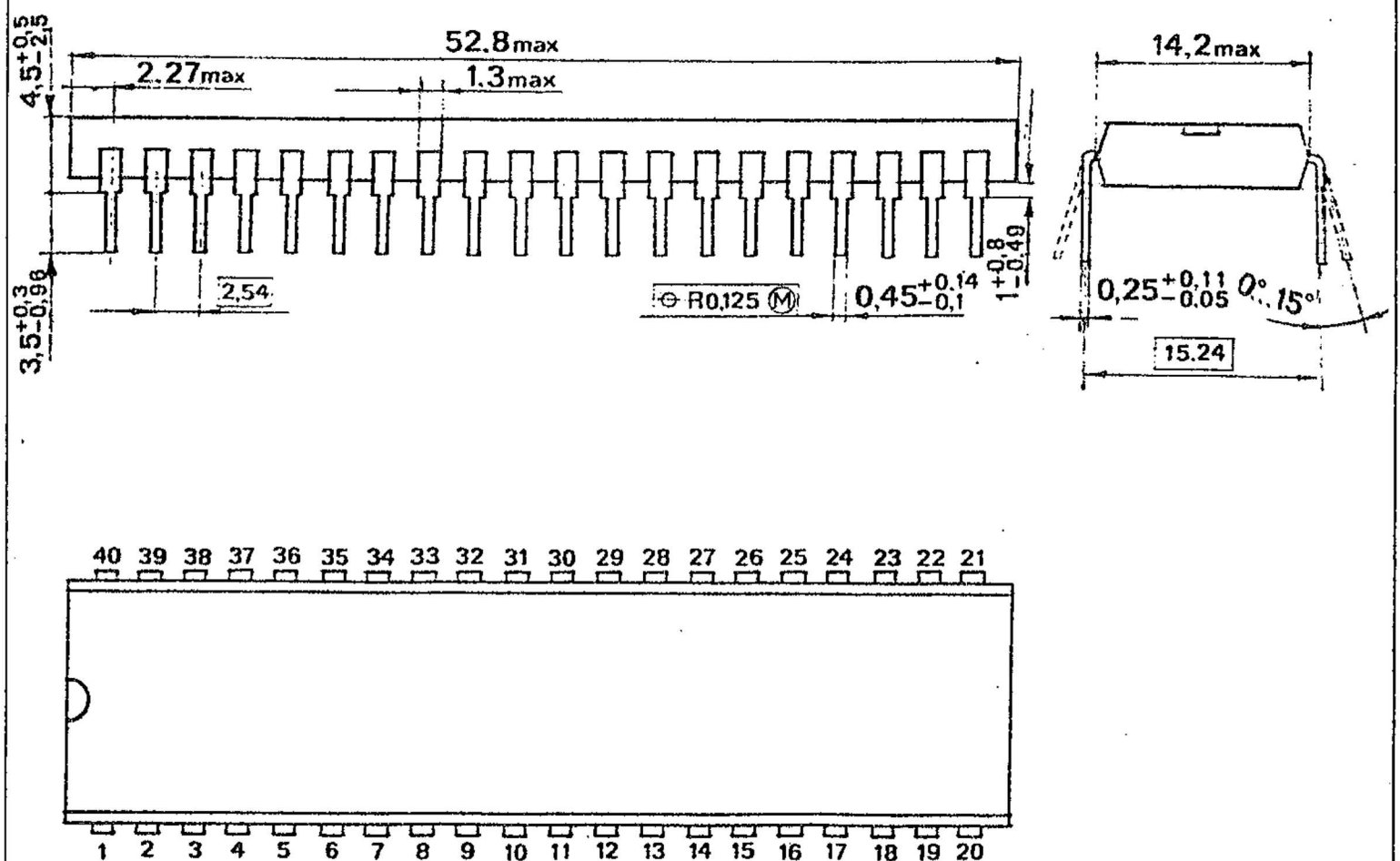


Bild 14 (DIP-40, Plast)