

Übersichtsschaltplan

Bauform: DIP-16, Plast (Bild 4)

Spezieller programmierbarer digitaler Steuerschaltkreis in CMOS-Technologie, welcher das Ein- und Auslesen der digitalen Informationen an Codec (U 1011 C) und Filter (U 1001 C) steuert. Er ist in der Lage, 4 Teilnehmer (4 Kanäle) in jeweils Sende- bzw. Empfangsrichtung, entsprechend dem PCM 30-Grundsystem, in 1 von 32 möglichen Zeitlagen anzusteuern. Die Zeitlageimpulse synchronisieren die angeschlossenen Kanäle bezüglich der gesendeten bzw. empfangenen PCM-Daten.

- TTL- und CMOS-kompatible Eingänge,
- synchroner oder asynchroner Betrieb (bzgl. Sende- und Empfangsrichtung),
- Programmierung erfolgt mittels übergeordneter Kanaltakte durch serielles 8 Bit Datenwort.

**Ausgewählte Kennwerte**

Kennwert	Kurzzeichen	Meßbedingung	min.	typ.	max.	Einheit
Betriebsspannung	U <sub>CC</sub>		4,75		5,25	V
Grundtakt an TE, TS	C				2048	Hz
Frequenz Synchronimpuls TRE, TRS	F				8	kHz

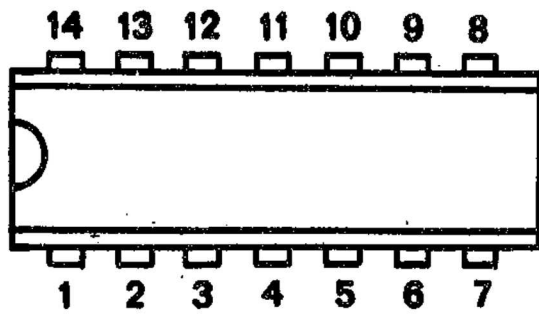
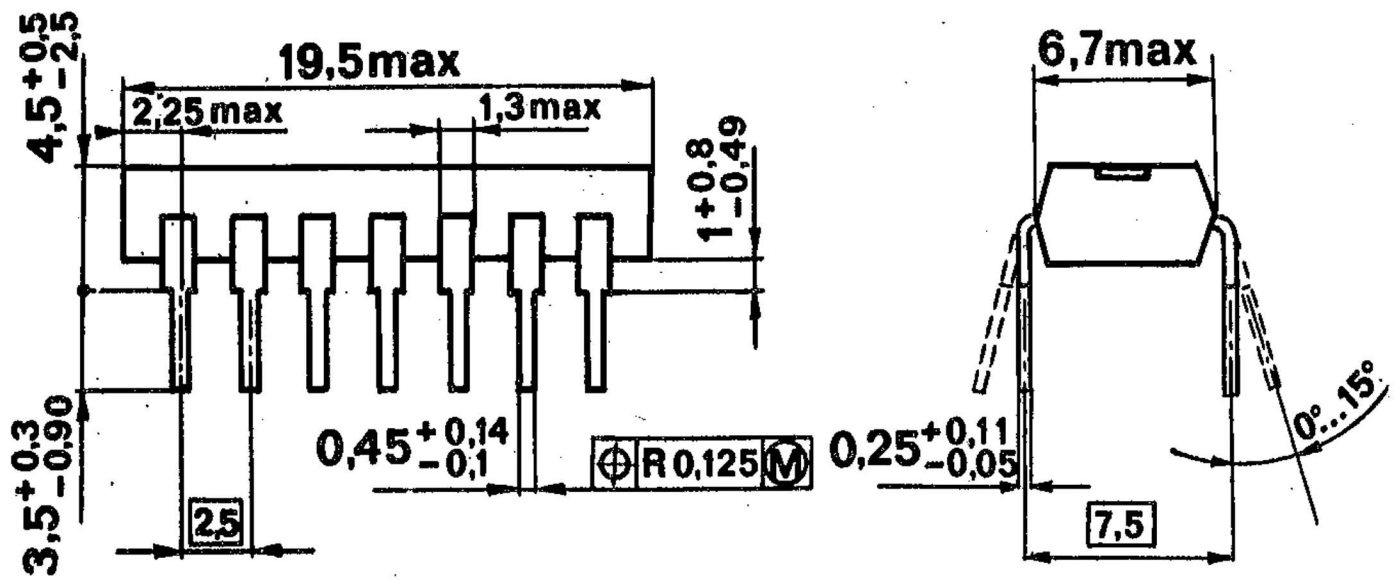


Bild 3 (DIP-14, Plast)

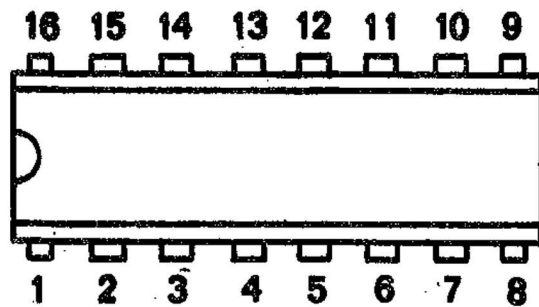
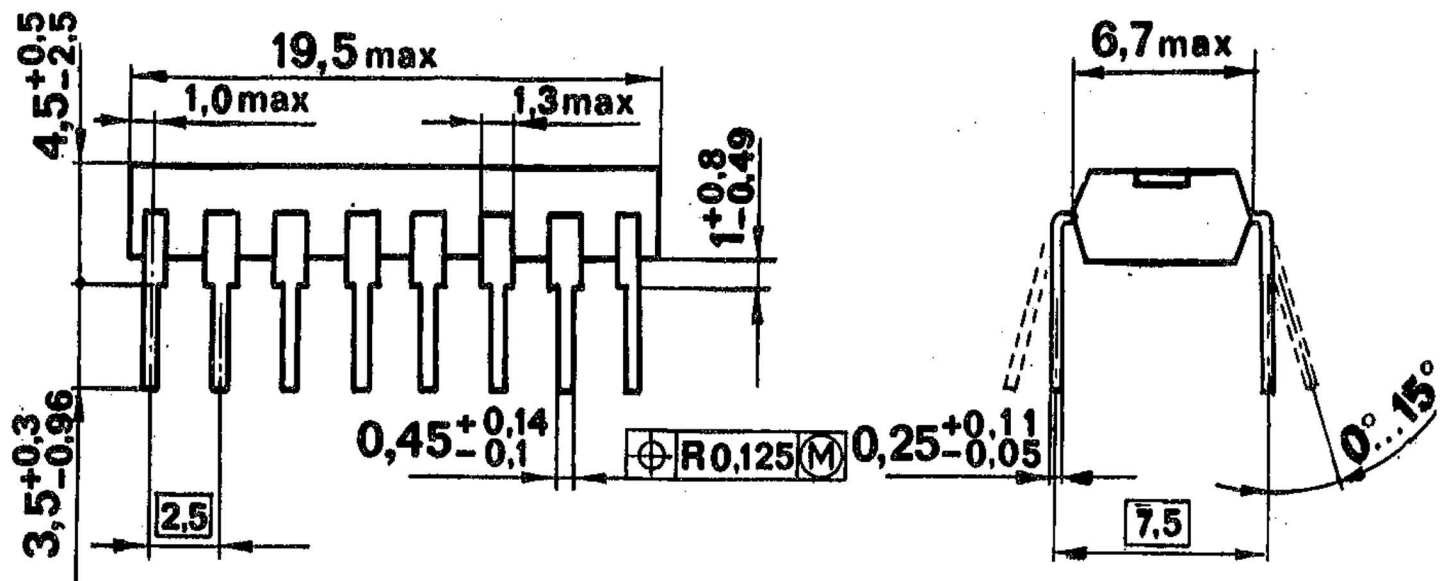


Bild 4 (DIP-16, Plast)